

株式会社デザインテック

技術分野	電気・電子・光学
技術キーワード	FPGA、測定、検査、形状判別、半導体検査、欠陥検査、画像処理

所在地	[本社] 〒189-0003 東京都東村山市久米川町4-24-12		
資本金	4,000万円	従業員数	50名
		設立年(西暦)	1992年
主要事業	産業機器関連装置、防衛機器関連装置に使用される電子回路基板の開発・量産		
Webサイト	http://www.designtech.co.jp		
連絡先(部署・氏名)	営業部 山下 秀樹		
TEL	042-390-8171	Eメール	yamashita@designtech.co.jp
得意な技術・製品	普及品から最新のFPGA、CPUを使用した高付加価値の回路設計、ファームウェア開発		
得意な顧客・市場分野	半導体関連検査業界、画像処理関連業界、欠陥検査関連業界、防衛機器関連業界、他		
生産拠点・研究体制	本社		
特記事項(取得資格・認証等)			

PR 詳細

1. 大手電気メーカーからの依頼を受け、半導体関連、欠陥検査関連、画像処理関連などの産業機器関連装置、防衛機器関連装置に使用される電子回路基板の開発・量産を行っています。
2. 顧客からの要求仕様に基づき、それを実現するための仕様提案から行うことができます。
3. 最先端デバイスを使う開発案件が多く、常に新しい技術に触れ、最新技術の習得に努めています。
4. FPGAを使用した回路設計を得意としており、普及品のFPGAから、最新のFPGAまで幅広い開発実績があります。
5. FPGAの開発環境はQUARTUS II (INTEL)、ISE (XILINX)、シミュレータはModel SIMを使用しています。
6. ソフトウェアは回路に組み込むファームウェアからアプリケーションソフトまで幅広く開発しています。
7. ソフトウェアの開発言語はC言語、OSはWindows、Linux、VxWORKS等を使用しています。
8. 他社がやりたがらない、難易度の高い開発もお任せください。これまでの様々な経験による技術力の高さには自信があります。

