

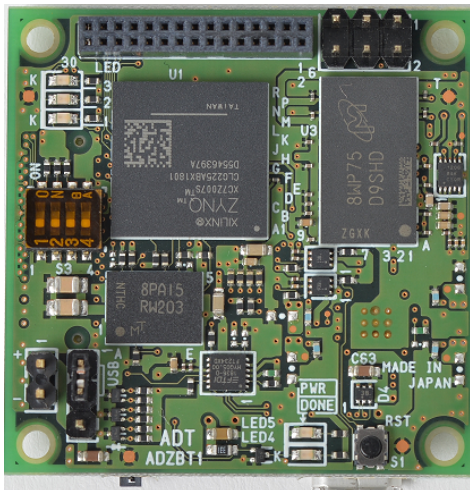
アドバンスデザインテクノロジー株式会社

技術分野	IoT・AI
技術キーワード	IoT、センサ、画像認識

所在地	[本社] 千183-0056 東京都府中市寿町1-1-3 ミツ木寿町ビル10F		
資本金	4,000万円	従業員数	65名
主要事業	LSI・FPGAの受託設計から搭載したボード設計・製品/試作の開発、アプリ開発		
Webサイト	http://www.adte.co.jp		
連絡先(部署・氏名)	取締役 植田 賢二		
TEL	042-354-3460	Eメール	ueda@adte.co.jp
得意な技術・製品	(1) FPGA開発(IoT・センサ・画像認識) (2) Android/iPhoneアプリ開発		
得意な顧客・市場分野	半導体企業、セットメーカー・半導体市場、ソフト業界		
生産拠点・研究体制			
特記事項(取得資格・認証等)	ISO9000/14000:2015 ISO27001		

PR詳細

■ADTの得意技術：経験豊富な通信技術・画像処理を活かした製品開発（FPGA搭載） ・オリジナル製品 世界最小FPGA（Zynq）ボード



<製品情報>

- ボードサイズ：39.5mm×39.5mm
- 搭載FPGA：XC7Z007S（Zynq）
- ARM Coretex-A9 766MHz
- DDR3L 512MB
- LVDS, PCIe, Ether, DDR3 ctrl 実績
- I/F：MicroUSB、SD Card、User I/F(24pin)
- Linux OS
- 用途：センサー・通信・カメラなど多様なモジュールの接続が可能（Linux搭載）

■製品/試作開発にボード設計から製品製造までご提案（製品開発のコンサルから対応可能）

・受託範囲も柔軟に対応致します。

・自社製品（完全オリジナル）の開発実績もあります。

<製品開発受託フロー>

<放射線量計 パラモス> 自社開発製品

